

## Exkurze do ON Semiconductor Rožnov pod Radhoštěm

**pondělí 26. 11. 2012,**  
**odjezd autobusu v 6.45 od hlavního vchodu budovy FEKT**  
**Purkyňova 118, Brno – Královo Pole**

### Program:

Exkurze představí jednu z mála firem na světě, kde je možné sledovat celý proces vývoje a výroby integrovaných obvodů. Ten začíná zadáním specifikace a vývojem s použitím nástrojů CAD (simulace, návrh čipu), pokračuje výrobou prototypu čipu, jeho zapouzdřením a důkladným laboratorním testováním a končí sériovou výrobou, pokud byly všechny požadavky splněny. Vše probíhá přímo v prostorách firmy a účastníci exkurze budou moci celý řetězec sledovat. Nahlédnou do prostor, kde vznikají velké monokrystaly křemíku, z nichž se řezou tenké kulaté křemíkové destičky (wafery), ze kterých se následně se stávají skutečné čipy a nakonec po zapouzdření hotové součástky. Navštíví i laboratoře, kde se obvody testují, a samozřejmě také návrhové kanceláře, kde vývojoví pracovníci čipy navrhují. Předpokládaný návrat do Brna v 16.00.

**Lektor:** Ing. Michal Kubíček, Ph.D.

**Určeno pro:** vybrané zájemce - studenty bakalářského studijního programu FEKT a akademické pracovníky FEKT

Akce je podporována projektem

Popularizace výsledků VaV VUT v Brně a podpora systematické práce se studenty ● CZ.1.07/2.3.00/35.0004